

2014 年天津大学通信（数字电路）考研复试试题（回忆版）

本试题由 kaoyan.com 网友爱上风和云提供

数电(30 分):

- 一、8 路数据选择器完成逻辑 $Y(A,B,C,D)=(\text{累加})m(0,1,2,3,4,5,6,8,9,12,13,14)$
- 二、两个 D 触发器构成的组合逻辑电路，特点是 D 触发器的输出又反过来控制输入。
- 三、74LS161 构成的计数器。
- 四、英文题，组合逻辑电路和时序逻辑电路的区别。

以上试题来自 kaoyan.com 网友的回忆，仅供参考，纠错请发邮件至 suggest@kaoyan.com。