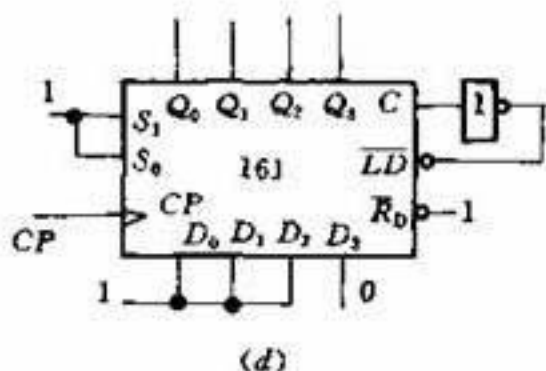
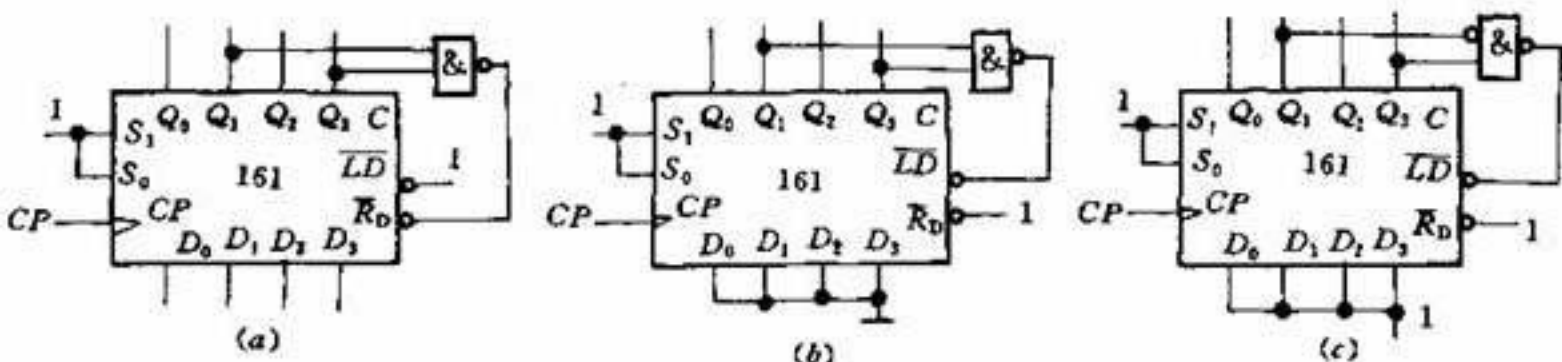


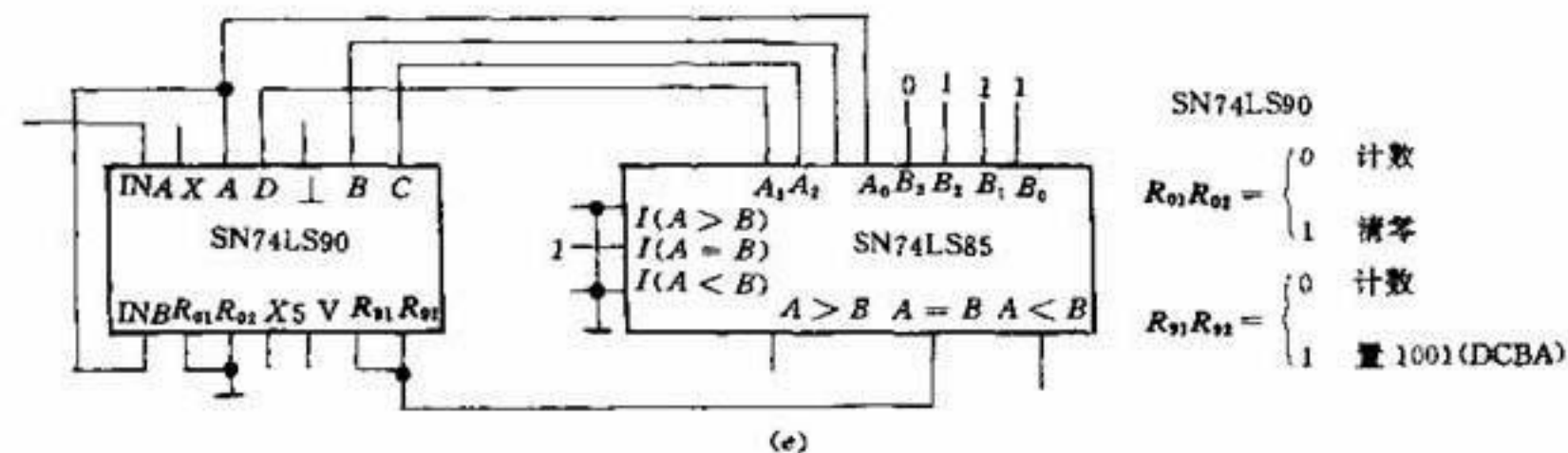
当 $S_1 = 0, S_0 = 1, \bar{R}_d = 1$ 时右移位工作, 右移串行输入端 D_{1R} 。

3. 在图附 6.4 所示的 5 个电路中, 任选 4 个分析它们各为几进制计数器。



S_1	S_0	\bar{R}_d	\bar{LD}	工作方式
1	1	1	1	计数状态
1	1	1	0	预置数状态
0	1	1	1	状态保持
×	0	1	1	状态保持 $C = 0$
×	×	0	×	清零(复位)

SN74LS161 功能表



图附 6.4