

2011 年成都电子科技大学 836 信号与系统和数字电路 考研试题（回忆版）

本试题由 kaoyan.com 网友 233tianye 提供

数电：

一、填空题就是一些小知识，如二进制数转化为余三码和格雷码；噪声容限；N 位 D 触发器做序列发生器时最多能产生多长的序列等等；

二、电路化简，一个加法器，一个减法器，若干个与非门构成的电路，解 F，并求其对偶，用最大项表示。

三、a：用一个四位加法器将 5421BCD 码转化为 8421BCD 码；用一个四位数值比较器检测输入数据是否为 5421BCD 码 b：简单地说就是用 194 产生 0000 0001 0011 0111 1111 1110 1100 1000 的波形，

四、是关于时序电路设计的，设计串行加法器，有米利型和莫尔型两种。

信号与系统：

一、选择题，分值 18 分，主要是判断系统的线性稳定什么的，比较细。

二、求卷积，

三、关于调制滤波的，

四、Z 变换，

五、S 变换

以上试题来自 kaoyan.com 网友的回忆，仅供参考，纠错请发邮件至 suggest@kaoyan.com。