

2012 年电子科技大学抗干扰考研复试试题（回忆版）

本试题由 kaoyan.com 网友苏暮仰提供

1. 时序逻辑电路分析（是常规题目，不难）
2. 组合逻辑电路分析，是实现异或功能的（常规题目，不难）
3. 是通过图示说明电路的建立时间和保持时间（有的书上没有这个概念）
4. 组合逻辑电路设计，好像是用全加器和多路选通器实现 excess-3 码的加法运算（用 4bit 二进制表示）
5. 题中给出了三个开关串联控制一个灯的开关的电路，让画 CMOS 电路
6. 用 D-register 设计给定的计数状态循环
7. 说明 ADC 有哪些实现方式？描述 ADC 性能的指标？

以上试题来自 kaoyan.com 网友的回忆，仅供参考，纠错请发邮件至 suggest@kaoyan.com。