

2014 年西南交通大学 861 电子技术基础一考研试题(回忆版)

本试题由 kaoyan.com 网友风格化 asd 提供

一、填空

有求十进制的补码、两个二位二进制相乘占多少内存

二、选择题

有 cmos 输入端怎么处理为高电平, 移位寄存器的位数, A/D 转换电路哪个最快等问题.

模电给你两个 BJT 放大电路(分别是共集和共射, 含参数) 已知输入电压要估算输出电压, 等等。

三、作图连线题

1. 数列检测器的问题, 好像是 1011 吧, 要你画出最简状态图并说明;
2. 考的 VHDL 程序
3. 正弦波振荡器的连线问题,

四、分析与计算题

1. 模电的差分放大电路和集成运放想结合要你求某个电阻值的问题
2. 数电的组合逻辑问题, 考得依然是裁判问题, 通过列真值表让你判断 ABCD 哪个权利最大;
3. 根据 jk 触发器的时序电路来列状态方程的问题;
4. 让你利用 D 触发器来设计时序电路;
5. 555、74161 和 D/A 转换相结合的综合题, 先是让你求 555 多谐振荡器的周期和频率, 然后是判断 74161 是几进制计数器, 利用反馈清零法实现, 最后一小问是求经过 D/A 转换的输出电压值。

以上试题来自 kaoyan.com 网友的回忆, 仅供参考, 纠错请发邮件至 suggest@kaoyan.com。