

## 2014 年电子科技大学数字电路考研复试试题（回忆版）

本试题由 kaoyan.com 网友 lp1AAAAA 提供

数电

一、

与门或门非门与或非门哪个具有完备性

gal 器件与阵列或阵列哪个可编程哪个固定

其他的还有给三个卡诺图，判断之间的关系，n 个触发器能构成的最大计数长度，给几个等价项，判断最大等价项

二、大题

1、(15) 给个式子用最大项表示

2、(15) 卡诺图化简有无冒险什么情况下冒险怎么消除

3、(15) 组合逻辑电路设计  $A(a_0a_1) \leq B(b_0b_1)$  判断电路，用八选一实现

4、(20) 给个波形图是组合逻辑电路写出逻辑式，用 oc 门实现

5、(20) 06 年数电复试题（单稳态触发器相关）

6、(30) 01101/01111 检测器状态图激励输出方程不用化电路图

7、(40) ad 转换采样电路，四个小电路轮流采样

(1) 分频器设计，注意要求占空比 1:1 易忽略

(2) 时钟分配器有提示用计数器与译码器可以实现

(3) 地址选择器

(4) 每个地址用哪个时钟

以上试题来自 kaoyan.com 网友的回忆，仅供参考，纠错请发邮件至 suggest@kaoyan.com。